PCP AUDIO

Checklist de revisión de SCH

Proyecto:

Digital Input Mini

PCB:

Digital_Input_Mini.PcbDoc

Versión:

V1.0

Índice

Introducción....2
Dependencia....2
Checklist de revisión del SCH....3
Control de versiones....4

Introducción

Este documento tiene como finalidad reflejar la conformidad de los puntos a chequear en cada diseño, en la captura de esquemático.

Este documento reúne un mínimo estandarizado y además se debe adaptar a la particularidades de cada diseño. Se rellenará y quedará guardado con los demás documentos de validación del diseño.

Dependencia

Este documento depende del "Procedimiento de diseño y revisión de Schematics.odt". El checklist debe estar copiado de la última versión del checklist general recogido en dicho documento.

Checklist de revisión del SCH

- ☒Se han **leído** los **datasheets.**
- ☒Se han hecho los **cálculos** de **corriente** y potencia.
- ☒El diseño se **compila** y no da **ningún error** (c+c – *Project-> Compile PCB proyect ...*)
- ☒Mover cada componente para comprobar que **las nets están conectadas** correctamente a él (i*zq_click+mover ratón; salir con ESC*)
- ☒Seleccionar cada net (*izq_click+alt)* y comprobar que esta trazada correctamente.
- ☒Optimizacíón del BOM:
  - ☒Generar un BOM, examinar todos los componentes que tengan una cantidad baja, y ver si se pueden unificar.
  - ☒Componentes con la misma función: ver si se pueden unificar
- ☒Todos los **componentes** que se usan ya han sido **verificados**. Si no han sido verificados se verifica la correspondencia entre pines del símbolo y de su footprint.
  - *Para marcar si un componente ha sido verificado, se pueden incluir dos columnas en los parámetros. Para hacer esto con soltura, se debería montar la base de datos de componentes.*
- ☒Todos los IC's están conectados a la **alimentación correcta**.
- ☒**Pull-up'**s y **pull-down**'s –
  - ☒Todas las net que los necesitan tienen su PU/PD correspondiente y sólo uno.
  - ☒El valor de la resistencia es el correcto.
  - ☒No existen entradas digitales al aire.
- ☒En los buses UART/USART, asegurarse que el TX del maestro está conectado al RX del esclavo y viceversa.
- ☒Existen **testpoints** en las nets importantes.
- ☒**Se han definido correctamente las clases de potencia, alto voltaje, Z nominal.**

Control de versiones

versión	Cambios	fecha
'0.0	Versión inicial del documento-("Plantilla de documento.odt")	01/09/19
'1,0	Creación del documento "Cheklist de revisión de SCH"	01/01/20
'0.0	Se completa el checklist de revisión de SCH	23/04/21